



快閃記憶體原理與應用

■ 課程簡介

由基本電子元件，解釋快閃記憶體運作原理、各種操作和特性，並概述快閃記憶體的軟硬體實作方法。

■ 課程大綱

- MOSFET & Floating Gate Transistor
- Flash Memory Operation
- NAND flash / NOR flash
- SLC / MLC / TLC
- NAND flash commands
- Reliability & Endurance
- Read Disturb / Program Disturb
- Read Re-try / Randomization / ECC / Wear leveling
- Flash Translation Layer (FTL)
- Garbage Collection (GC)
- 3D NAND

■ 課程特色：

可以快速對快閃記憶體的原理和特性有一些基本的了解

■ 講師簡介：

-周老師-

【學歷】台灣大學 電機研究所 碩士

【專長】高速 PCB 設計、多媒體系統、儲存系統、快閃記憶體

■ 舉辦日期：106/02/15(三) 09:30 -16:30 (共 6hrs)



■ 費用：

加入工研院產業學院會員 (<http://college.itri.org.tw/LoginMember.aspx>) 可以保存您的學習紀錄、查詢及檢視您自己的學習歷程，未來有相關課程優先獲得通知及更多優惠!

全系列 (6hr)	原價	開課 10 天前或同一公司二人 (含)以上報名
非會員	每人 4,200 元	每人 4,100 元
會員	每人 3,800 元 勤學點數(300 點)折抵	每人 3,500 元 勤學點數(300 點)折抵